

Cognome e Nome: \_\_\_\_\_

Matricola: \_\_\_\_\_

Modulo II: ☐

Arch. B: ☐

## Architettura degli Elaboratori (*modulo II e B*)

(Compito 24 Giugno 2009)

Rispondere alle seguenti domande in maniera **sintetica**, usando il **presente foglio** per scrivere le risposte.  
Non è possibile consultare libri o appunti.

### Domande

1. Discutere del concetto località. C'è località nell'accesso alla memoria per il fetch delle istruzioni? Di che tipo?
2. Come conseguenza di un accesso alla memoria registriamo un TLB miss. Cosa significa, e come può evolvere questo miss?
3. Quali fattori influenzano il tempo di accesso ad un settore di un disco magnetico?
4. Nel microprocessore pipeline MIPS visto a lezione la presenza del forwarding e di un register file speciale (un register file che scrive nella prima parte del ciclo e legge nella seconda parte) garantisce nella maggior parte dei casi l'eliminazione degli stalli causati dalle dipendenze RAW. Spiegare con uno o più esempi.