

Cognome e Nome: _____

Matricola: _____

Modulo II: ☐

Arch. B: ☐

Architettura degli Elaboratori (*modulo II e B*)

(Compito 3 Settembre 2009)

Rispondere alle seguenti domande in maniera **sintetica**, usando **il presente foglio** per scrivere le risposte.
Non è possibile consultare libri o appunti.

Domande

1. Come conseguenza di un accesso alla memoria, registriamo un cache miss. Come viene risolto questo miss e come può evolvere? E' possibile che si verifichi come conseguenza un page fault?
2. Discutere le differenze tra polling e interrupt. Quando è vantaggioso programmare l'I/O con gli interrupt?
3. Discutere brevemente i vantaggi delle architetture multiciclo rispetto a quelle a ciclo singolo. Quali le differenze rispetto alla progettazione della parte del controllo?
4. Discutere la predizione dei branch nelle moderne architetture pipeline. In cosa consiste? Perché è importante?